

Дисциплина (модуль)	Архитектура ЭВМ				
Содержание	Раздел 1. Арифметические основы ЭВМ. Раздел 2. Архитектура и принципы работы основных логических блоков компьютеров. Раздел 3. Понятие архитектуры и структуры компьютера. Раздел 4. Программное обеспечение (ПО) ЭВМ.				
Реализуемые компетенции	(ОК – 8); (ОК – 9); (ОК – 11); (ПК – 2); (ПК – 4); (ПК – 5); (ПК – 9); (ПК – 10);(ПК – 11).				
Результаты освоения дисциплины (модуля)	<p>В результате освоения дисциплины обучающийся должен:</p> <p>Знать: основные принципы построения и архитектурную организацию аппаратных и программных средств компьютеров; построение цифровых вычислительных систем и их архитектурные особенности; принципы работы основных логических блоков систем; классификацию вычислительных платформ и архитектур; параллелизм и конвейеризацию вычислений; основные конструктивные элементы средств вычислительной техники, функционирование, программно-аппаратная совместимость</p> <p>Уметь: осуществлять анализ архитектуры аппаратных и программных средств компьютеров с позиций инженера-программиста, оценивать целесообразность их применения для решения конкретных задач, использовать в своей работе стандартную терминологию, определения и обозначения;</p> <p>Иметь представление: об основных технических характеристиках аппаратных и программных средств современных вычислительных систем, основных операционных и языковых средах и тенденциях их развития.</p>				
Трудоемкость, з.е.	3				
Объем занятий, часов	Всего	Лекций	Практических (семинарских занятий)	Лабораторных занятий	Самостоятельная работа
	108	16	16	-	40
	В том числе в интерактивной форме	12	-	-	-
Формы самостоятельной работы студентов	Самостоятельная подготовка к темам практических занятий Назначение и характеристики ПЭВМ. Логическая структура и организация интерфейса ПЭВМ. Периферийные устройства ПЭВМ и их классификация. Функционирование ПЭВМ в различных режимах. Содержание и характеристика операций режима диалоговой обработки				

	информации. Области применения ПЭВМ. Структура и характеристики систем обработки экономической информации, построенных на базе ПЭВМ. Структура и назначение основных частей программного обеспечения ПЭВМ. Области применения микро-ЭВМ.
Формы отчетности (в т.ч. по семестрам)	Экзамен в 8 семестре (1 з.е. – 36 часов).

Зав. кафедрой УиИвТСиВТ

Саркаров Т.Э.

Декан ФКТ,ВТиЭ

Нурмагомедов А.М.